САНКТ-ПЕТЕРБУРГСКИЙ ПОЛИТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ

ПЕТРА ВЕЛИКОГО

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Институт компьютерных наук и технологий

Высшая школа интеллектуальных систем и суперкомпьютерных технологий

Лабораторная работа 1

Дисциплина:

«Инструментальные средства проектирования компьютерных систем»

Тема: Создание встраиваемой системы с помощью Vivado

Выполнил:

Дроздов Н. Д.

Группа: 3540901/02001

Преподаватель:

Антонов А. П.

Санкт-Петербург

2021

Оглавление

[Задание 3](#_Toc83845609)

[Вывод 4](#_Toc83845610)

# Задание

Задание для лабораторной работы представлено на СДО ИКНТ.

В лабораторной работе рассматривается процесс использования Vivado для создания простого ARM cortex-A9 дизайн процессора. Был создан пример приложения для проверки функциональности оборудования.

Основные шаги:

* Создание проекта в Vivado;
* Создание системы устройства с помощью IP Integrator;
* Тестирование памяти устройства с помощью SDK;
* Запуск проекта на плате.

# Вывод

В ходе лабораторной работы были успешно произведены все этапы работы:

* Создание проекта с добавлением файлов-заготовок;
* Создание проекта для работы с памятью устройсва;
* Запуск терминала Vivado для проверки результатов на плате;
* Успешно пройденный тест.